Soc (System-on-chip) : Hệ thống tích hợp trên chip  
ICE (In-circuit Emulator) : bộ mô phỏng mạch điện  
SWD (Serial Wire Debug) : Cổng debug dạng serial   
RAM (Random access memory) : Bộ nhớ truy cập ngẫu nhiên  
NVIC (Nested Vectored Interrupt Controller) : Điều khiển vector ngắt lồng nhau  
MPU(Main Processing Unit MicroProcessor) : Bộ xử lý đơn vị  
DAP (Debug Access Port) : Cổng truy cập gỡ bug  
SWJ-D (Serial Wire JTAG Debug) : Cổng debug qua JTAG  
ADC ( Analog to Digital converter) : Chuyển đổi tương tự sang tín hiệu số  
PWM (Pulse Width Modulation ) : Bộ băm xung ( điều rộng xung)  
USART (Universal Synchronous/Asynchronous Receiver/Transmitter) : Bộ truyền nhận nối tiếp đồng bộ, không đồng bộ  
AHB (Advanced High Speed Buses) : Bus kết nối hệ thống tốc độ cao  
CPU (Central Processing Unit) : Bộ điều khiển trung tâm